

عدد الساعات : 2 نظري + 2 عملي

الفصل : الثاني

السنة: الأولى

الاختصاص : هندسة حواسيب

اسم المقرر: دارات الكترونية متكاملة:

• Construction of the gates of OR, NOR, from transistor and Diod	• بناء بوابات OR , NOR من الترانزستور و الديود
• Thyristor	• تايرستور
• Triac	• ترياك
• OP- Amplifier (comparator , Summing , Tarah , Inverting , Noninverting , Integrator , Differential)	• - مكبر العمليات (مقارن ، جامع ، طارح ، عاكس ، غير عاكس ، مكامل ، مفاضل)
• Relay	• الريليه
• Transistor Transistor Logic circuits	• دارات TTL
• Complementary integrated MOS transistor circuits	• دارات CMOS
• A comparison between the circuits, TTL, CMOS	• مقارنة بين دارات TTL , CMOS
• Applications to the integrated circuit (By using Timer 555 for the design circuit to generate the voice of a car ambulance).	تطبيقات على الدارات المتكاملة (استخدام مؤقتات 555 لتصميم ومضض ضوئي، دارة توليد صوت سيارة اسعاف)